#### PATENT ABSTRACTS OF JAPAN

(11) Publication number: 06318609 A

(43) Date of publication of application: . 15.11.94

(61) Int. CI

H01L 21/56 B29C 43/18 H01L 21/52 // B29L 31:34

(21) Application number: 05106885

(22) Date of filing: 07,05.93

(71) Applicant

TOSHIBA CORP

(72) Inventor:

TAKUBO TOMOAKI

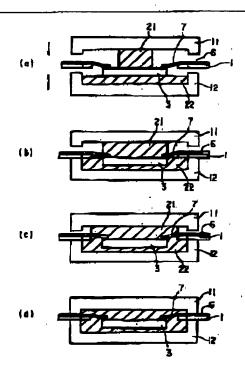
# (54) RESIN-SEALED SEMICONDUCTOR DEVICE AND ITS MANUFACTURE

# (57) Abstract:

PURPOSE: To prevent contact of an inner lead to a chip edge in a resin-sealed semiconductor device and its manufacture where a semiconductor chip is held by resin sheets and is sealed in one piece.

CONSTITUTION: For example, a resin sheet 21 on the upper-surface side of a semiconductor chip 3 is made smaller than the outer shape of the chip 3 and a resin sheet 22 on the lower-surface side is made larger than the outer shape of the chip 3. Then, the semiconductor chip 3 is sandwiched by the resin sheets 21 and 22 and is subject press forming by molds 11 and 12. In this manner, by filing the resin sheet 22 on the lower-surface side onto the lower surface of a TAB tape 1 before the upper-surface side resin sheet 21 is filled onto the upper surface of the TAB tape 1, change in the relative position relationship between the TAB tape 1 and the chip 3 is prevented until the sealing process is completed.

COPYRIGHT; (C)1994,JPO



(C1) Tat (15

# (12) 公開特許公報(A)

**高级性性** 

(11)特許出願公開番号

# 特開平6-318609

(43)公開日 平成6年(1994)11月15日

神奈川県川崎市幸区小向東芝町1番地 株

式会社東芝研究開発センター内

(74)代理人 弁理士 鈴江 武彦

(91) TUTCI.		成りいてす	厅门定理世节	L 1						坟何表示固历
HOIL	21/56	С	8617—4M							
		R	8617-4M							
		T	8617-4M							
B 2 9 C	43/18	•	7365-4F							
HOIL	21/52	С	7376-4M							
			審査請求	未請求	謂來項	の数3	OL	(全	6 頁)	最終質に続く
(21)出顧番号		特顯平5-106965		(71)出願人 000003078 株式会社東芝						
(22)出願日		平成5年(1993)5月7日				-			【堀川町	72番地
, ,		,		(72)	発明者	田建				

E T

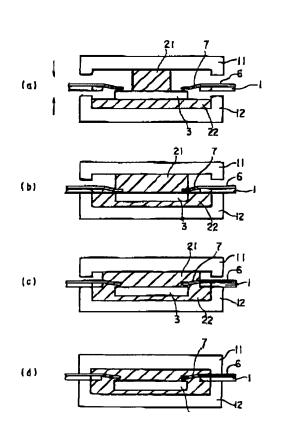
# (54)【発明の名称】 樹脂封止型半導体装置およびその製造方法

金剛の島

# (57)【要約】

【目的】本発明は、樹脂シートにより半導体チップを挟み込み、一体的に固着対止してなる樹脂対止型半導体装置およびその製造方法において、インナリードのチップエッジへの接触を防止できるようにすることを最も主要な特徴とする。

【構成】たとえば、半導体チップ3の上面側の樹脂シート21をチップ3の外形よりも小さくし、下面側の樹脂シート22をチップ3の外形よりも大きくする。そして、これら樹脂シート21、22で半導体チップ3をサンドし、金型11、12により加圧成型する。こうして、上面側の樹脂シート21がTABテーブ1の上面に充填される前に、下面側の樹脂シート22をTABテーブ1の下面に充填させることにより、封止工程が完了するまで、TABテープ1とチップ3との相対的な位置関係が変化するのを阻止する構成となっている。



#### 【特許請求の範囲】

この半導体チップの、前記リード構成体のリード端子との接続面側に配置され、前記半導体チップの接続面側の面積よりも面積的に小さい未硬化の封止用樹脂を加圧成型して形成された第1のパッケージと、

前記半導体チップと前記リード構成体のリード端子との 非接続面側に配置され、前記半導体チップの非接続面側 の面積よりも面積的に大きい未硬化の封止用樹脂を加圧 成型して形成された第2のパッケージとを具備したこと を特徴とする樹脂封止型半導体装置。

【請求項2】 リード構成体と半導体チップとを接続し、

この半導体チップを、その主面の面積よりも面積的に小さく形成された第1の封止用樹脂と、前記チップの従面の面積よりも面積的に大きく形成された第2の封止用樹脂とで挟持し、

この第1, 第2の封止用樹脂を加圧しつつ成型して封止 体を得るようにしてなることを特徴とする樹脂封止型半 等体装置の製造方法。

【請求項3】 前記第1の封止用樹脂が、前記リード構成体との接続面側の、前記半導体チップの主面のその外形の内側に位置合わせして配置され、前記第2の封止用樹脂が、前記リード構成体との非接続面側の、前記半導体チップの従面を覆うように位置合わせして配置され、前記加圧成型が行われることを特徴とする請求項2に記載の樹脂封止型半導体装置の製造方法。

#### 【発明の詳細な説明】

[0001]

【産業上の利用分野】この発明は、たとえば半導体チップを樹脂封止してなる樹脂封止型半導体装置およびその 製造方法に関する。

[0002]

【従来の技術】近年、半導体装置の高築積化にともなう チップの大型化によって、樹脂封止型半導体装置のバッケージの大型化が進む一方、実装スペースの微細化にと もない、薄型化の傾向を強めている。この傾向は、今後 もますます強くなっていくと考えられる。

【0003】また、パッケージの種類も今後ますます多様化し、従来のトランスファ成型法(トランスファモールド技術)では、十分な対応ができなくなってきている。このような状況の中で、多品種少量生産が可能なフレキシブルな生産様式の開発が望まれている。

【0004】たとえば、半導体集積回路技術の分野では、マイクロプロセッサとその外部とのデータ転送量および転送スピードの増大への要求を強くしており、この要求に如何に答えるかが、マイクロプロセッサを用いた

題であるといえる。

【0005】このため、従来からウェハスケールインテグレーションやマルチチップモジュールなどの高密度実装技術などの開発が行われているが、これらはいずれもメモリチップやロジックチップを2次元平面状に高密度に実装する技術である。

【0006】すなわち、メモリチップを2次元平面状に 高密度に実装した場合、マイクロプロセッサからの距離 が近いチップと遠いチップとが存在することになるた め、遠いチップからマイクロプロセッサまでの信号遅延 時間がマイクロプロセッサとメモリチップとのデータ転 送スピードを律速することになる。

【0007】この問題を解決するための技術として、メモリチップなどを3次元状に、その厚さ方向に積層する方法が提案されている。この場合、できるだけ多くのチップを配置するためには、チップの簿型化が必要となる。

【0008】さて、従来の樹脂封止型半導体装置は、トランスファ成型法によって得られていた。この方法は、エポキシ樹脂および充填剤などを主体としたエポキシ成型材料などの未硬化の熱硬化性樹脂を加熱し、溶融させてトランスファ成型機の金型に注入し、高温高圧状態(たとえば、160~180℃、70~100Kg/cm²)で成型して硬化させることにより、リードフレームなどの実装部材に搭載された半導体チップを封止するものである。

【0009】この場合、半導体チップをエポキシ樹脂組成物が完全に覆うため、得られる樹脂封止型半導体装置の信頼性が優れており、また金型できっちり成型するため、バッケージの外観も良好である。したがって、現在では、ほとんどの樹脂封止型半導体装置が、この方法で製造されている。

【0010】しかし、未硬化の熱硬化性樹脂をトランスファ成型機の金型に注入する方法では、薄型の実装は困難である。そこで、このような要求に答えることのできる技術として、たとえば特顧平3-162404号に示される提案がなされている。

【0011】 これは、ガラスクロスなどの基材に封止用の樹脂をあらかじめ封止形状に合わせて形成したブリブレグを用意し、半導体チップの上下からそのブリプレグで半導体チップを挟み込むようにして封止するものである。

【0012】この技術を用いれば、薄型のパッケージは、プリプレグの厚さを薄くすることのみで実現でき、かつチップとの熱膨張係数の差を少なくするためにシリカなどを大量に充填して樹脂の粘度が上がっても、先に述べたトランスファモールド技術とは異なり、樹脂の未充填部分である巣が生じることがない。

【0013】また、ガラスクロスなどの基材を用いずに

としても良く、この場合は基材を用いない分、さらに薄型に封止することができる。

【0014】しかしながら、TAB(Tape Automated Bonding)技術を用いたテープキャリアを、このような技術を用いて樹脂封止しようとすると、インナリードがチップの周辺のエッジに接触して特性不良となってしまうという欠点があった。

【0015】図2は、TABテーブ上に半導体チップが 搭載されたテープキャリアの一例を示すものである。す なわち、可換性樹脂フィルムからなるTABテープ1の 阿側(上下)には、スプロケットホールとしての複数の 送り六2が等間隔に形成されており、テーブ1の幅方向(上下方向)の中央部付近には半導体チップ3が配設されるテーブ開口部であるデバイスホール4が形成されている。

【0016】そして、このデバイスホール4を囲むように、その周囲(四方向)にはテープ開口部であるアウタリードホール5が形成されている。上記TABテープ1上には金属箔配線リード6が形成されており、その一端はデバイスホール4内に突き出すように設けられ、前記チップ3のポンディングバッド(図示していない)と接続されるインナリード7を構成している。

【0017】また、上記金属箔配線リード6の他端はアウタリードホール5をまたぐようにして設けられ、アウタリード8を構成している。このような構成において、前記デバイスホール4に配設された半導体チップ3のボンディングパッドが前記インナリード7と接続されることにより、TABテープ1上に半導体チップ3が搭載される。

【0018】この後、TABテープ1の上下に封止形状に合わせて形成された封止用樹脂シートが配置され、加 圧成型による封止体の形成が行われる。図3は、上記し た加圧成型による封止工程の概略を示すものである。

【0019】すなわち、あらかじめ封止形状に合わせて 形成された封止用樹脂シート9,10がTABテープ1 の上下に配置され、これら樹脂シート9,10で半導体 チップ3の搭載されたTABテープ1を挟み込んだ状態 で、金型11,12により図示矢甲方向に加圧が行われ る(同図(a))。

【0020】この場合、インナリード7の先端は、配線リード6の高さより少し下に変形されて、半導体チップ3のボンディングパッドと接続されている。こうして、樹脂シート9,10でチップ3の搭載されたTABテープ1を挟み込み、金型11,12によって加圧成型することにより、樹脂封止が行われる(同図(b))。

【0021】しかし、樹脂シート9,10が加圧されるときに、TABテープ1はチップ3に対して下の方向に、逆に、チップ3はTABテープ1に対して上の方向に押し上げられる。

ナリード7の先端が配線リード6の高さより上に変形されてしまい、インナリード7が半導体チップ3の周辺の エッジに接触してしまうという問題があった。

# [0023]

【発明が解決しようとする課題】上記したように、従来においては、TABテープ上に半導体チップを搭載したテープキャリアの封止に、あらかじめ封止形状に合わせて形成された樹脂シートでテープキャリアを挟んで加圧成型する方法を適用した場合、上側の樹脂シートがTABテープをチップの方向に押し下げ、逆に、下側の樹脂シートがチップをTABテーブの方向に押し上げるため、インナリードがチップの周辺のエッジに接触して特性不良を起こすという欠点があった。

【0024】そこで、この発明は、リード構成体と半導体チップとのエッジタッチを防止でき、信頼性を向上することが可能な樹脂封止型半導体装置およびその製造方法を提供することを目的としている。

# [0025]

【課題を解決するための手段】上記の目的を達成するために、この発明の樹脂封止型半導体装置にあっては、リード端子を有するリード構成体と、このリード構成体の前記リード端子と電気的に接続された半導体チップと、この半導体チップの、前記リード構成体のリード端子との接続面側に配置され、前記半導体チップの接続面側にかさい未硬化の封止用樹脂を加圧成型して形成された第1のパッケージと、前記半導体チップと前記リード構成体のリード端子との非接続面側に配置され、前記半導体チップの非接続面側の面積よりも面積的に大きい未硬化の封止用樹脂を加圧成型して形成された第2のパッケージとから構成されている。

【0026】また、この発明の樹脂封止型半導体装置の 製造方法にあっては、リード構成体と半導体チップとを 接続し、この半導体チップを、その主面の面積よりも面 積的に小さく形成された第1の封止用樹脂と、前記チッ プの従面の面積よりも面積的に大きく形成された第2の 封止用樹脂とで挟持し、この第1、第2の封止用樹脂を 加圧しつつ成型して封止体を得るようになっている。

# [0027]

【作用】この発明は、上記した手段により、リード構成体と半導体チップとの相対的な位置関係を維持できるようになるため、リード端子の先端がリード端子よりも突出した位置で封止を完了することが可能となるものである。

# [0028]

【実施例】以下、この発明の一実施例について図面を参照して説明する。図1は、本発明にかかる樹脂封止型半 導体装置の封止工程の概略を示すものである。

【0029】まず、半導体チップ3がTABテープ(リート構成体)1上に搭載されたテープキャリアの、その

る。そして、図示矢印で示すように、金型11, 12に よる加圧成型が開始される(同図(a))。

【0030】このとき、インナリード(リード端子)7の先端は、TABテーブ1上に施された金属箔配線リード6の高さよりも下に位置されて、前記半導体チップ3のボンディングパッドと接続されている。

【0031】この場合、半導体チップ3の上面に配置された樹脂シート(第1の封止用樹脂)21は、チップ3の外形よりも小さい、つまりボンディングパッドとの接続面であるチップ主面側の面積よりも面積的に小さく構成されるとともに、テープキャリアの上面を封止するのに十分な量の体積(高さ)を有している。

【0032】一方、半導体チップ3の下面(パッドとの非接続面である従面)に配置された樹脂シート(第2の対止用樹脂)22の外形は、封止工程が完了してTABテープ1が樹脂により覆われる際の大きさとほぼ同じとされている。

【0033】すなわち、この状態およびこの直後においては、半導体チップ3に対して樹脂シート21,22により上下方向にほぼ同じ大きさの力が加わえられ、TABテープ1に対しては何ら力が加わえられないようになっている。

【0034】樹脂シート21,22をこのような形状とすることにより、この時点においては、半導体チップ3とTABテープ1との相対的な位置関係が変化されることはない。

【0035】また、金型11,12による加圧成型が進められると、樹脂シート21,22が変形されて、テープキャリアの上下面への樹脂の充填が行われる(同図(b))。

【0036】たとえば、半導体チップ3の上面の樹脂シート21が変形されてチップ3上のボンディングパッドとインナリード7との接続点にまで充填されるとき、半 等体チップ3の下面側では、下面の樹脂シート22が変形されてTABテープ1の裏面にまで充填される。

【0037】この状態においては、半導体チップ3には、チップ3の上下面に配置された樹脂シート21,2 2により上下方向にほぼ同じ大きさの力が加わえられる。また、チップ3の下側の樹脂シート22がTABテープ1の裏面の全体に充填されることにより、チップ3とTABテーブ1との相対的な位置関係は初期状態と何ら変わらないまま、チップ3の下面およびTABテーブ1の下面が樹脂により固定される。

【0038】さらに、金型11,12による加圧成型が 進められて、たとえば半導体チップ3の上面の樹脂シート21が変形されてTABテーブ1の上面にまで充填さ れるとき(同図(c))、これ以降、TABテーブ1に 対してチップ3の方向(下方向)に力が加わり始める。

【0039】しかし、TABテープ1の下面にはすでに

の方向に移動されることはない。こうして、金型11,12によるさらなる加圧成型により、樹脂シート21,22が変形されて充填が完了される(同図(d))。 【0040】このとき、インナリード7の先端は、TABテープ1上に施された金属箔配線リード6の高さよりも下に位置されて、半導体チップ3のボンディングパッドと接続されている。

【0041】すなわち、TABテーブ1と半導体チップ3とは、ほぼ初期状態と同じ位置関係を保って樹脂封止されている。このようにして、インナリード7が半導体チップ3の周辺のエッジに接触することなく、封止工程を完了することができる。

【0042】なお、本実施例においては、TABテーブ 1には、たとえば可挠性樹脂フィルムの基材として  $125\mu$  加厚のポリイミドテープを用い、この上に、 $35\mu$  加厚の銅箔をフォトリソグラフィブロセスによりパターニングして配線リード 6 を形成するとともに、インナリード 7 およびアウタリード 8 を構成している。

【0043】また、デバイスホール4の大きさは、たとえば16 mm角となっている。一方、半導体チップ3は、たとえば、その大きさが15 mm角であり、厚さが200  $\mu$ mである。

【0044】そして、樹脂シート21,22としては、たとえばフェノールノボラックタイプのエポキシ樹脂100重量部、UV硬化性アクリレート20重量部、硬化剤としてのジシアンジアミド6重量部、充填材としてのシリカ300重量部、および触媒としてのベンジルジメチルアミン0.5重量部を、メチルセロソルプ100重量部に溶解してワニスを調整し、所定の形状に形成した後、風乾し、さらに乾燥機中で、80℃×4時間程度の加熱乾燥を行ったものを用いている。

【0045】たとえば、半導体チップ3の上面の樹脂シート21の外形は、13mm角で、その厚さは約450  $\mu$ mであり、チップ3の下面の樹脂シート22の外形は、20mm角で、その厚さは約200  $\mu$ mとなっている。

【0046】このような樹脂シート21,22を、チープキャリアの上側および下側に位置合わせして配置した後、ブレス成形部において、たとえば170℃に加熱した金型11,12内で1分間ほど加圧成型することにより、外形が約20mm角で、約500μm厚の樹脂封止型半導体装置が作成される。

【0047】こうして作成された樹脂封止型半導体装置に、たとえば180℃の温度で、4時間程度のアフタキュアを施すことで、信頼性の高い、つまりインナリード7が半導体チップ3のエッジに接触などしていない樹脂封止型半導体装置が完成される。

【0048】上記したように、TABテーブと半導体チップとの相対的な位置関係を維持できるようにしてい

形されてTABテープの上面に達する前に、チップの下面側に配置した樹脂シートが先に変形してTABテープの下面に充填された後、半導体チップの上面側への樹脂の充填が行われるようにしている。これにより、上面側の樹脂シートでTABテーブが押し上げられたり、下面側の樹脂シートで半導体チップが押し上げられるのを阻止できるようになるため、インナリードの先端が配線リードよりも下に位置した状態で封止を完了することが可能となる。したがって、インナリードと半導体チップとのエッジタッチによる特性不良を容易に防止することができ、しかも単純で、かつ廉価に実現できるものである。

【0049】なお、上記実施例においては、TAB技術を用いてテープキャリア上に搭載された半導体チップを 対止する場合について説明したが、これに限らず、たと えばリードフレームにワイヤボンディングによって接続 された半導体チップやワイヤレスポンディングにより接 続されたフリップチップなどの封止にも適用することが できる。その他、この発明の要旨を変えない範囲におい て、種々変形実施可能なことは勿論である。

# [0050]

【発明の効果】以上、評述したようにこの発明によれば、リード構成体と半導体チップとのエッジタッチを防止でき、信頼性を向上することが可能な樹脂封止型半導体装置およびその製造方法を提供できる。

#### 【図面の簡単な説明】

【図1】この発明の一実施例にかかる樹脂封止型半導体 装置の封止工程を概略的に示す断面図。

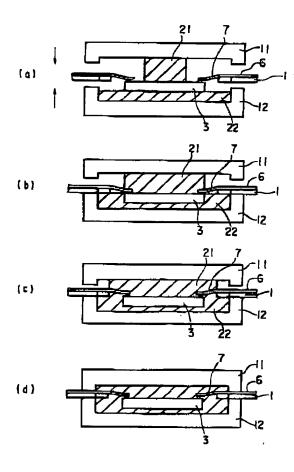
【図2】従来技術とその問題点を説明するために示すテープキャリアの平面図。

【図3】同じく、加圧成型による樹脂封止の概略を示す 断面図。

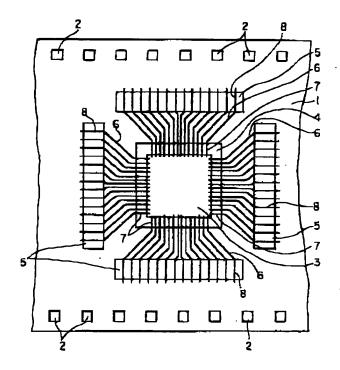
# 【符号の説明】

1…TABテープ、3…半導体チップ、6…金属箔配線 リード、7…インナリード、11, 12…金型、21, 22…樹脂シート。

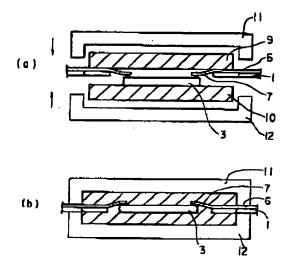
【図1】



[図2]



[図3]



フロントページの統き

(51) Int. Cl. 5 // B 2 9 L 31:34

識別記号 庁内整理番号

4 F

FΙ

技術表示箇所